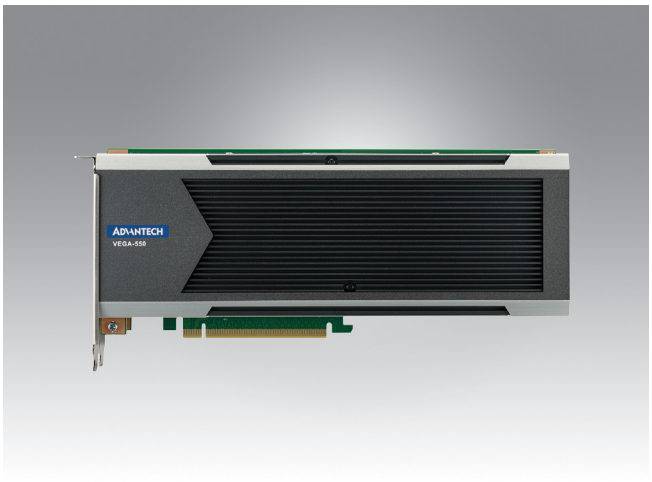
VEGA–550

可重构视频内容智能加速器



特性

- 支持4个高灵活性 Xilinx Zynq Ultrascale+ FPGA (ZU7EV)
- 每个FPGA设备支持8GB+8GB DDR4 w/ ECC内存
- Gen–3 PCIe x 16 接口
- 3/4长、双宽GPU 卡尺寸设计
- 功耗低于150W

概述

随着越来越多的视频分析解决方案被用于不同的应用程序。研华 VEGA–500系列产品为视频智能应用集成了视频编解码器和可编程逻辑，为高要求用户提供了一个理想的平台。VEGA–550可同时解码/编码多达32个通道1080p30视频流，并将解码后的视频传输至可编程逻辑，以用于进一步的视频智能分析和处理。

规格

	设备	描述
FPGA	Zynq UltraScale XCZU7EV MPSoC	4xFPGA芯片
内存	DDR4	每片FPGA PS侧支持8GB DDR4-2400 64-bit + ECC 每片FPGA PL侧支持8GBDDR4-2666 64-bit + ECC
存储	eMMC	每片FPGA支持8GB x 1
I/O	QSPI	每片PFGA支持32MB x 1
	Ethernet port (RJ45)	直通FPGA0
	USB 3.0	每片FPGA配备一个接口
	USB 控制 (UART to USB)	支持
	JTAG	支持
	PCIe	Gen 3 x 16 to host VEGA-550-S (More PCIe to PS side): PCIe Gen 3 x 4 to PL side in FPGA 0 & 1 PCIe Gen 3 x 2 to PL side in FPGA 2 & 3 PCIe Gen 2 x 4 to PS side per FPGA VEGA-550-L (More PCIe to PL side): PCIe Gen 3 x 4 to PL side per FPGA PCIe Gen 2 x 4 to PS side in FPGA 0 & 1
IP集成	视频编解码核 (VCU)	4:2:2 10-bit 4Kp60
电源	功耗	<150W
	外部电源连接器	2x3 pin
物理特性	FH/FL 双槽	111 x 267 mm

应用

- 视频分析技术
- 视频转码
- 监控视频分析

订购信息

料号	描述
VEGA-550S-I2A0	VEGA-550 with x 4 PCIe lanes to PS side
VEGA-550L-I2A0	VEGA-550 with x 4 PCIe lanes to PL side

所有产品规格如有更改，恕不另行通知。

更新日期：2019年5月14日